

<p style="text-align: center;"><b>コンピュータアーキテクチャ</b> ( Computer Architecture )</p>	<p style="text-align: center;"><b>3 年・通年・2 単位・必修</b> <b>情報工学科・担当 本間 啓道</b></p>	
<p style="text-align: center;">〔準学士課程(本科 1-5 年) 学習教育目標〕 ( 2 )</p>		
<p>〔講義の目的〕</p> <p>コンピュータアーキテクチャとは、CPUや記憶装置、入出力制御装置などから計算機システムを構築する方式のことをいう。本講では計算機の構成に必要な不可欠となるデジタルシステムの設計について、基本概念を学ぶ。</p>		
<p>〔講義の概要〕</p> <p>計算機を実現するための方法について概説し、簡単なデジタルシステムの設計が行うために必要な理論の解説を行う。また、必要に応じて実際のアーキテクチャやモデルコンピュータを用いた実習を行う。</p>		
<p>〔履修上の留意点〕</p> <p>講義毎に課題を出しますので、課題にスムーズに取り組めるように講義をしっかりと聴講すること。疑問点や要望は、講義中に解決するか、課題提出時に記述し、受講者の立場で授業がよくなるように協力してください。</p>		
<p>〔到達目標〕</p> <p>前期中間時点：1) 設計概要の理解, 2) ゲート論理の理解, 3) レジスタ転送論理の理解  前期末時点：1) データパス設計の理解, 2) コントローラ設計の理解  後期中間時点：1) 高位合成の理解, 2) アーキテクチャ設計の理解  学年末時点：1) アーキテクチャの機能テストの理解, 2) アーキテクチャの構造テストの理解</p>		
<p>〔評価方法〕</p> <p>定期テスト ( 7 0 % )、課題提出状況 ( 3 0 % )</p>		
<p>〔教科書〕</p> <p>図解コンピュータアーキテクチャ入門 森北出版 堀 桂太郎 著</p> <p>〔補助教材・参考書〕</p> <p>コンピュータの構成と設計 (上、下) 日経 BP 社 David A.Patterson／John L.Hennessy 著</p>		
<p>〔関連科目〕</p> <p>1 年次情報工学概論、デジタル回路、2 年次論理回路、コンピュータシステム概論の基礎知識をベースとする。また、3 年次／4 年次情報工学実験Ⅱ、Ⅲの一部テーマ、4 年次コンピュータ援用論理設計、オペレーティングシステム、5 年次集積回路と関連が深い。</p>		

## 講義項目・内容

週数	講義項目	講義内容	自己評価*
第1週	コンピュータアーキテクチャの変遷	ガイダンス、“コンピュータアーキテクチャの変遷”について説明する	
第2週	コンピュータの構成と動作原理	コンピュータアーキテクチャの概要について理解させる	
第3週	命令セット	基本的な命令セットについて理解させる	
第4週	アドレッシング方式Ⅰ	アドレッシング方式について理解させる	
第5週	アドレッシング方式Ⅱ	アドレッシング方式について理解させる	
第6週	RISC アーキテクチャ	RISC アーキテクチャについて理解させる	
第7週	CISC アーキテクチャ	CISC アーキテクチャについて理解させる	
第8週	演算アーキテクチャⅠ	算術演算回路の構成について理解させる	
第9週	演算アーキテクチャⅡ	論理演算回路の構成について理解させる	
第10週	演算アーキテクチャⅢ	乗算回路等複雑な構成の演算アーキテクチャについて理解させる	
第11週	制御アーキテクチャⅠ	コントローラの構成について理解させる	
第12週	制御アーキテクチャⅡ	決戦制御方式について理解させる	
第13週	制御アーキテクチャⅢ	マイクロプログラム制御について理解させる	
第14週	メモリアーキテクチャⅠ	内部メモリについて理解させる	
第15週	メモリアーキテクチャⅡ	外部メモリについて理解させる	
前期期末試験			
第16週	キャッシュメモリ	キャッシュメモリの動作、原理について理解させる	
第17週	仮想メモリⅠ	仮想メモリの目的について理解させる	
第18週	仮想メモリⅡ	仮想メモリの動作原理について理解させる	
第19週	パイプラインについて	パイプラインについて理解させる	
第20週	パイプラインアーキテクチャⅠ	パイプラインアーキテクチャの目的、動作原理について理解させる	
第21週	パイプラインアーキテクチャⅡ	パイプラインアーキテクチャの高速化について理解させる	
第22週	スーパースカラアーキテクチャ	スーパースカラアーキテクチャについて理解させる	
第23週	入出力アーキテクチャⅠ	入出力装置の動作原理について理解させる	
第24週	入出力アーキテクチャⅡ	入出力装置の制御方式について理解させる	
第25週	システムアーキテクチャ	オペレーティングシステムとの関わりについて理解させる	
第26週	ネットワークアーキテクチャ	ネットワークとの関わりについて理解させる	
第27週	モデルコンピュータ作成Ⅰ	単純な CPU 仕様を基に、CPU 設計法を理解させる	
第28週	モデルコンピュータ作成Ⅱ	単純な CPU 仕様を基に、CPU 設計法を理解させる	
第29週	モデルコンピュータ作成Ⅲ	単純な CPU 仕様を基に、CPU 設計法を理解させる	
第30週	モデルコンピュータ作成Ⅳ	単純な CPU 仕様を基に、CPU 設計法を理解させる	
学年末試験			

\* 4 : 完全に理解した, 3 : ほぼ理解した, 2 : やや理解できた, 1 : ほとんど理解できなかった, 0 : まったく理解できなかった.  
 (達成) (達成) (達成) (達成) (達成)