

<p style="text-align: center;">論理回路 (Logic Circuits)</p>	<p style="text-align: center;">2年・通年・2単位・必修</p> <p style="text-align: center;">情報工学科 担当 山口 賢一</p>	
<p style="text-align: center;">〔準学士課程(本科 1-5 年) 学習教育目標〕 (2)</p>		
<p>〔講義の目的〕</p> <p>近年、進歩の著しいコンピュータやデジタル情報通信端末の内部では、すべての情報が0、1の2値で表わされ、論理回路によって加工される。本講義では、このような2値情報を処理する論理回路に対する基礎知識を修得し、その設計法を身に付けることを目的とする。</p>		
<p>〔講義の概要〕</p> <p>論理回路を数学的に扱うために論理関数を定義し、その性質や表現法を明らかにする。次に、論理関数の簡単化法を紹介し、組合せ回路の最適化設計に直結することを明らかにする。さらに、組合せ回路と順序回路の違いを明らかにし、同期式順序回路の設計法について詳しく解説する。</p>		
<p>〔履修上の留意点〕</p> <p>講義は教科書に沿って進める。講義をよく聞き、その場で理解するよう心がけること。 講義中に前回の講義の内容に関連するミニレポートを与える。 演習では講義で学んだ内容を出題するので、その結果をレポートとして提出すること。</p>		
<p>〔到達目標〕</p> <p>前期中間試験：</p> <ol style="list-style-type: none"> 1) 1年次のデジタル回路で学んだことを復習する 2) ブール式、カルノー図を用いた論理関数の簡単化を行うことができる <p>前期期末試験：</p> <ol style="list-style-type: none"> 1) クワイン・マクラスキー法を用いた論理関数の簡単化を行うことができる 2) 不完全な論理関数の簡単化を行うことができる 3) 組合せ回路の動作を解析することができる 4) 任意の機能を持つ組合せ回路を設計することができる <p>後期中間試験：</p> <ol style="list-style-type: none"> 1) 状態遷移図、状態遷移表の簡単化を行うことができる 2) 順序回路の動作を解析することができる 3) 仕様（タイミングチャート、説明）から順序回路を設計することができる <p>学年末レポート：</p> <ol style="list-style-type: none"> 1) 同期式回路と非同期式回路の違いについて説明できる 2) 同期式回路による順序回路の動作を解析することができる 3) 同期式回路による順序回路を設計することができる 		
<p>〔自己学習〕</p> <p>論理回路の理論は、演習によってより理解が深まります。教科書の演習問題や配布プリントの演習問題などを適宜レポートとして出題するので、自己学習により理論の理解を定着させてください。</p>		
<p>〔評価方法〕 定期試験（80%）、レポート、ノート提出（20%）</p>		
<p>〔教科書〕 田丸啓吉著「論理回路の基礎」工学図書を使用するが、講義用プリントも配布する。 〔参考図書〕 山田輝彦著「論理回路理論」森北出版</p>		
<p>〔関連科目・学習指針〕</p> <p>1年次「デジタル回路」の履修を前提として講義を進める。論理回路は多くの科目の基礎となる科目であるが、その中でも特に、情報工学実験Ⅰ、Ⅱ、Ⅲの一部テーマ、3年次の「コンピュータアーキテクチャ」、4年次の「計算機援用論理設計」、5年次「集積回路」などとの関連が深い。</p>		

講義項目・内容

週数	講義項目	講義内容	自己評価*
第 1 週	論理回路の基礎 1	授業ガイダンス、論理回路の基礎、デジタル回路の復習	
第 2 週	論理関数の基礎 2	論理回路の基礎	
第 3 週	様々な論理関数 1	公理と定理、ド・モルガン則	
第 4 週	様々な論理関数 2	シャノン展開、加法標準形と乗法標準形	
第 5 週	論理関数の簡単化 1	式変形を用いた論理関数の簡単化	
第 6 週	論理関数の簡単化 2	カルノー図を用いた論理回路の簡単化	
第 7 週	論理関数の簡単化 3	簡単化のまとめ	
第 8 週	前期中間試験の解答	前期中間試験の解答と返却	
第 9 週	論理関数の簡単化 4	クワイン・マクラスキー法を用いた簡単化	
第 10 週	論理関数の簡単化 5	組合せ禁止入力があるときの簡単化	
第 11 週	論理関数の簡単化 6	組合せ回路の基礎（論理ゲート）	
第 12 週	組合せ回路 1	基本ゲートと完全系	
第 13 週	組合せ回路 2	CMOS トランジスタを用いた基本ゲート設計	
第 14 週	組合せ回路 3	組合せ回路の解析	
第 15 週	組合せ回路 4	組合せ回路の設計	
前期期末試験			
第 16 週	期末試験の解答	前期期末試験の解答と返却	
第 17 週	順序回路 1	順序回路の概要	
第 18 週	順序回路 2	順序回路の解析	
第 19 週	順序回路 3	順序回路の設計	
第 20 週	順序回路 4	状態の併合による順序回路の簡単化	
第 21 週	順序回路 5	状態の等価判定による順序回路の簡単化	
第 22 週	順序回路 6	順序回路のまとめ	
第 23 週	後期中間試験の解答	後期中間試験の解答と返却	
第 24 週	ラッチ/FF	SR-FF、JK-FF、D-FF、T-FF の機能と構成	
第 25 週	有限状態機械 1	ミーリー型の順序機械とムーア型の順序機械の定義	
第 26 週	有限状態機械 2	ミーリー型からムーア型への変換法	
第 27 週	同期式順序回路 1	FF を利用した様々な順序回路の解析と設計	
第 28 週	同期式順序回路 2	FF を利用した様々な順序回路の解析と設計	
第 29 週	同期式順序回路 3	FF を利用した様々な順序回路の解析と設計	
第 30 週	同期式順序回路 4	順序回路のまとめ	
学年末試験			

* 4 : 完全に理解した, 3 : ほぼ理解した, 2 : やや理解できた, 1 : ほとんど理解できなかった, 0 : まったく理解できなかった。
 (達成) (達成) (達成) (達成) (達成)