

電子情報設計技術基礎 (Basic Technology of Electoronics and Information System Design)		1 年・前期・2 単位・必須 システム創成工学専攻 機械制御システムコース 担当 土井 滋貴	
	〔システム創成工学教育プログラム 学習・教育目標〕 D-1 (100%)	〔JABEE 基準〕 d-2,d-2c	
〔教育方法等〕 概要： 電子情報設計技術の基礎を学び、電子情報設計のための要素技術について必要な領域等について理解する。 授業の進め方と授業内容・方法： 座学と設計に関連した演習とを組み合わせる。 注意点： 関連科目 学習指針 自己学習 演習時の問題解決方法の調査や資料収集は自己学習として行う。			
〔教科書〕 自作のプリント等 〔補助教材・参考書〕 適宜指示予定			
〔到達目標〕 電子情報分野での基礎的な設計が可能となること。			
〔評価割合〕 定期試験 50%、課題・発表評価 50%			

授業計画

	週	授業内容・方法	到達目標	自己評価*
前期	1 週	電気要素 1	電気回路のもつ意味について理解することができる。	
	2 週	電気要素 2	電気回路の設計についての要点を理解することができる。	
	3 週	電気要素 3	電気回路の応用について理解することができる。	
	4 週	情報要素 1	ソフトウェアの意味について理解できる。	
	5 週	情報要素 2	ソフトウェア設計の要点について理解できる。	
	6 週	情報要素 3	ソフトウェア設計と回路設計の混在について理解できる。	
	7 週	設計演習 1	ここまでの要素技術をベースに課題解決の方法を演習する。	
	8 週	設計演習 2	各グループに分かれて設計を行う。	
	9 週	設計演習 3	各グループに分かれて設計を行う。	
	10 週	設計演習 4	完成された設計についての発表。	
	11 週	模擬試作 1	設計に基づき模擬試作を行う。	
	12 週	模擬試作 2	設計に基づき模擬試作を行う。	
	13 週	試作検証	試作について設計が反映されているか検証を行う。	
	14 週	試作発表	試作について発表を行う。	
	15 週	まとめ	全体のまとめ。	

* 4 : 完全に達成した, 3 : ほぼ達成した, 2 : やや達成できた, 1 : ほとんど達成できなかった, 0 : まったく達成できなかった。